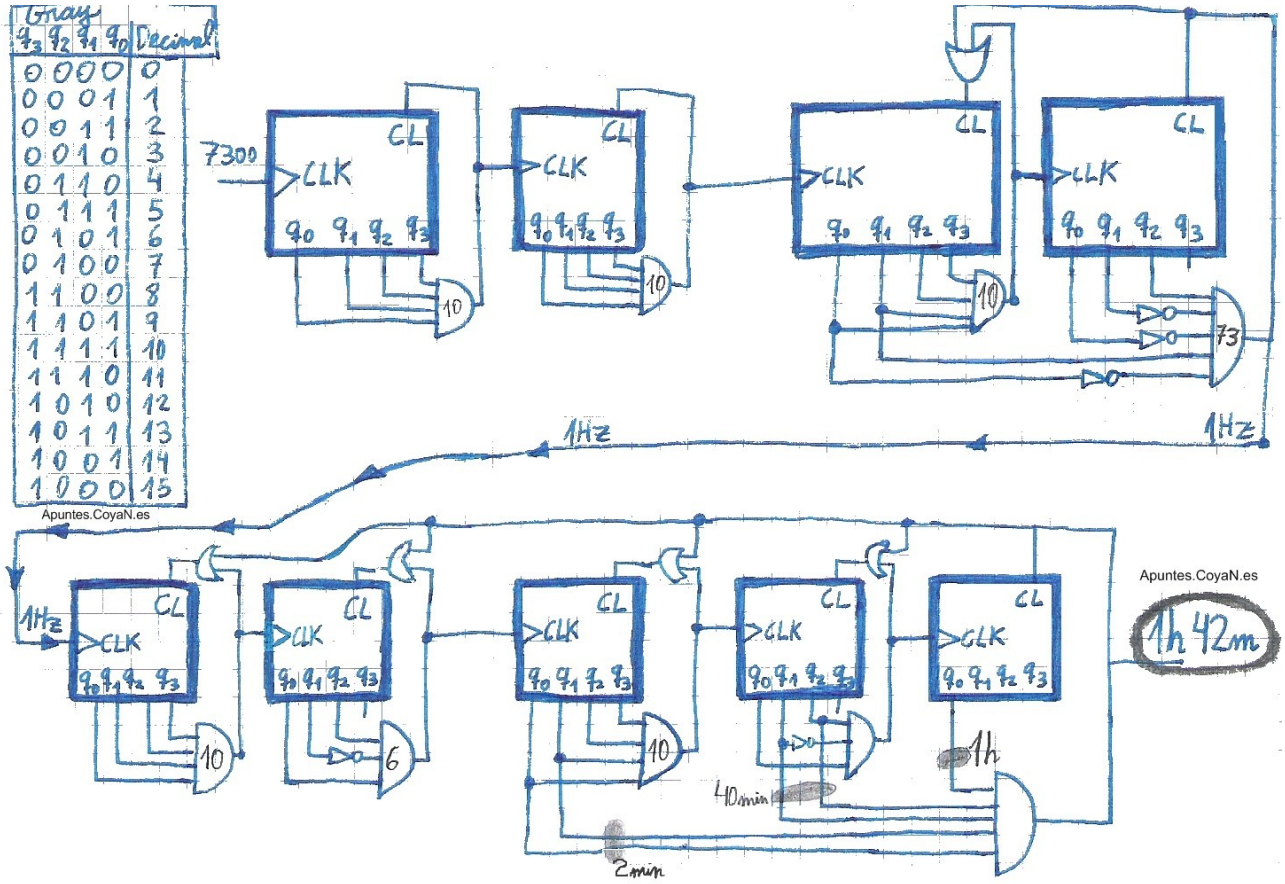
Solución al Examen Fundamentos de Electrónica Digital

(Año 2005/2006: Febrero, Junio y Septiembre. Ejercicio 3)

Diseñar un temporizador de 1 hora y 42 minutos empleando contadores de 4 bits ascendentes activos en el flanco de subida y señal de puesta a cero activa con un 1 que emplean código Gray para representar el número de pulsos contados. Se dispone de una señal del reloj de 7,3 kHz.